本电路对CPU的接口:

RAM_AB15~0 接 CPU的 RAM_AB15~0
ROM_AB15~0 接 CPU的 ROM_AB15~0
RAM_D7~0 接 CPU的 RAM_D7~0
ROM_D7~0 接 CPU的 ROM_D7~0
RAM_RD 接 CPU的 RAM_RD
RAM_WR 接 CPU的 RAM_WR
CPU_BIT5_OUT 接 CPU的 BIT5_OUT
SO置0 接 CPU的 BIT3_OUT
SO置1 接 CPU的 BIT2_OUT
收发锁定解锁控制 接 CPU的 BIT1_OUT
VCC 接 CPU的 VCC
GND 接 CPU的 GND
CLK 接 CPU的 CPU主脉冲
复位 接 CPU的 复位

本电路对VGA显卡的接口:
VGA_RAM_CS 接 VGA显卡的 CS
RAM_RD 接 VGA显卡的 RD
RAM_WR 接 VGA显卡的 WR
INT_IN7 接 VGA显卡的 访问状态
RAM_D7~0 接 VGA显卡的 IO7~0
RAM_AB15~8 接 VGA显卡的 IN_Y7~0
RAM_AB7~0 接 VGA显卡的 IN_X7~0
VCC 接 VGA显卡的 VCC
GND 接 VGA显卡的GND

CPU电路对VGA显卡的接口:
CPU的 BIT4_OUT 接VGA显卡的 访问请求信号

对IDE的接口 :
J1 接 IDE的 数据线
VCC 接 IDE 的 +5V
GND 接 IDE 的 GND
+12V_OUT 接 IDE 的 +12V

本电路对DS1302实时时钟的接口:
BIT0 1 接 DS1302的 CLK
BIT1O2 接 DS1302的 DATA
BIT03 接 DS1302的 RST(CS)
VCC 接 DS1302的 VCC
GND 接 DS1302的 GND

对CH375的接口:
CH375_D7~0 接 CH375的 D7~0
CH375_A0 接 CH375的 A0
CH375_RD 接 CH375的 RD
CH375_WR 接 CH375的 WR
CH375_CS0 接 第一片CH375的 CS
CH375_CS1 接 第二片CH375的 CS
INT_IN0 接 第一片CH375的 INT
INT_IN1 接 第二片CH375的 INT
VCC 接 CH375的 VCC
GND 接 CH375的 GND

本电路对VS1003的接口:

SPI设备片选1 接 VS1003的 XDCS
SPI设备片选2 接 VS1003的 XCS
SLCK_3.3V 接 VS1003 的 SCK
SO_3.3V 接 VS1003的 MOSI
SI 接 VS1003的 MISO
INT_IN7 接 VS1003的 DREQ
复位 接 VS1003的 XRST
VCC 接 VS1003的 VCC
GND 接 VS1003的 GND

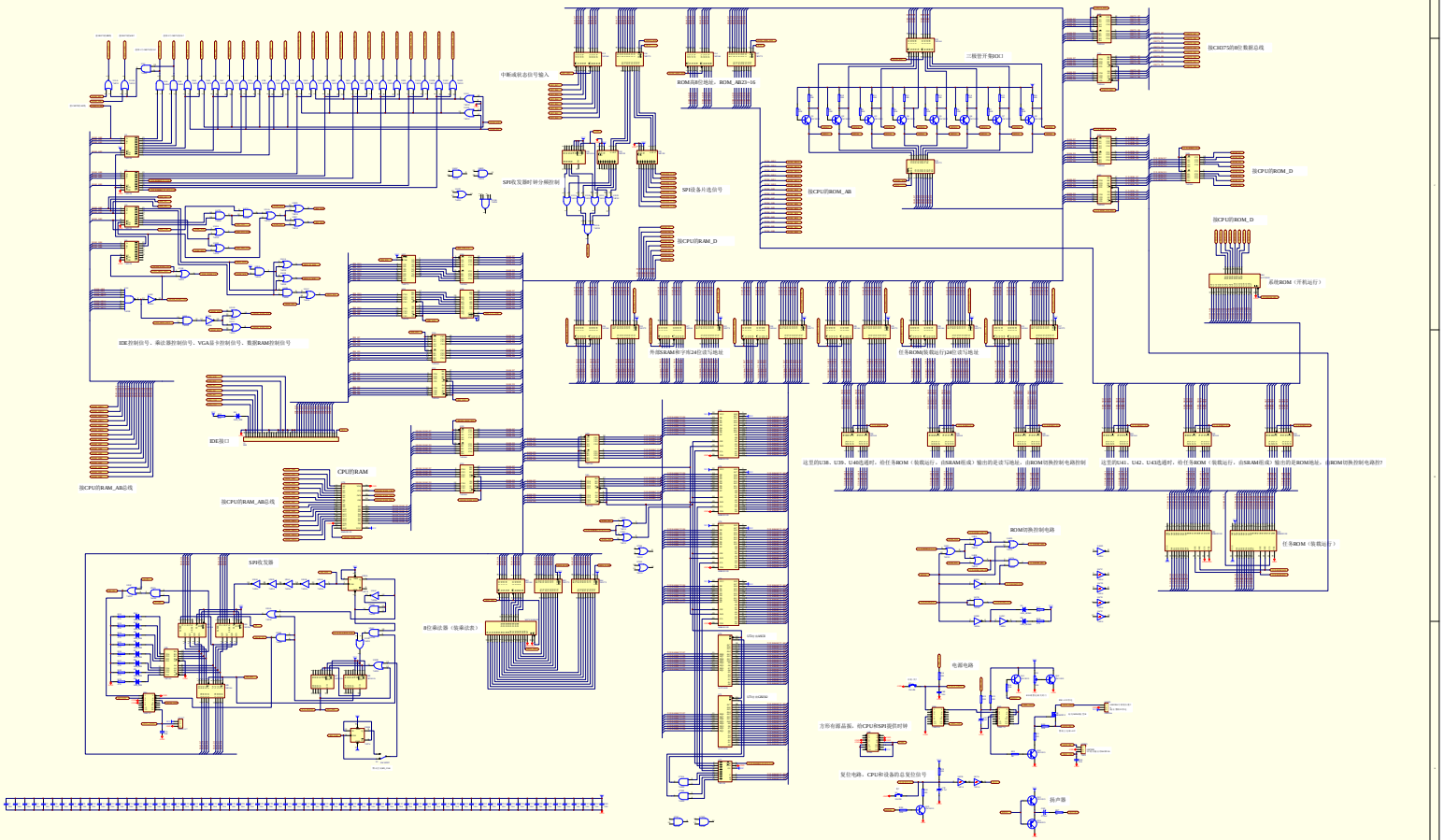
本电路对ENC28J60的接口:

SPI设备片选3 接 ENC28J60 的 CS
SLCK_5V 接 ENC28J60 的 SCK
SO_5V 接 ENC28J60的 SI
SI 接 ENC28J60的 SO
INT_IN3 接 ENC28J60的 INT
复位 接 ENC28J60的 RESET
1117_+3.3V 接 ENC28J60的 VCC
GND 接 ENC28J60的 GND

本电路对TF/ SD卡的接口:

SPI设备片选4 接 TF/ SD的 CS
SLCK_3.3V 接 TF/ SD的 SCK
SO_3.3V 接 TF/ SD的 SI
SI 接 TF/ SD的 SO
1117_+3.3V 接 TF/ SD的 VCC
GND 接 TF/ SD的 GND

在这里,
除了U54、U57、U85、U86 门电路用74LS,
其他门电路都用74HC.



利用 pdfFactory Pro 测试版本创建的PDF文档 www.pdffactory.com